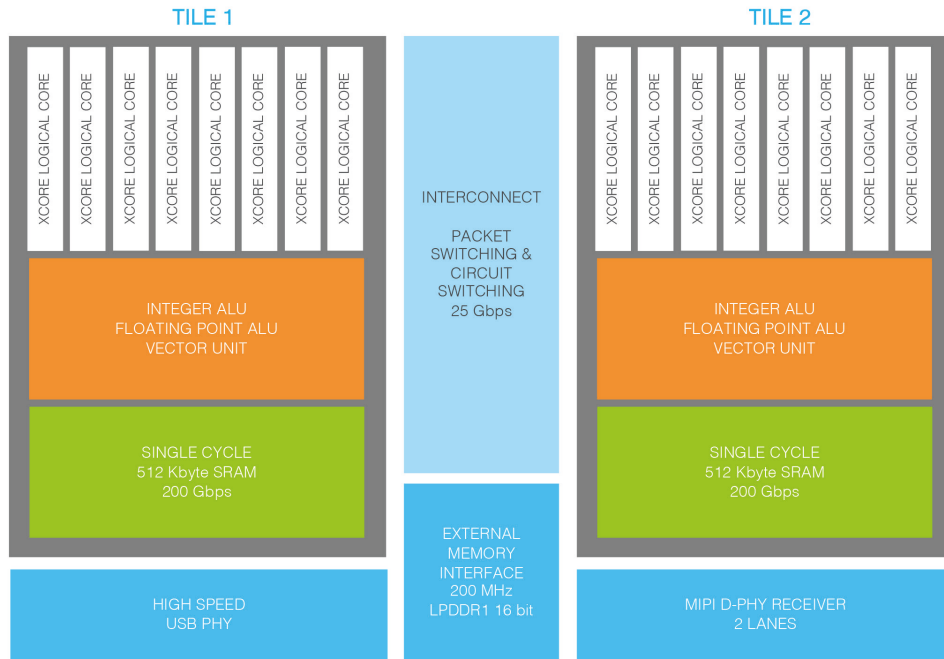


BLOCK DIAGRAM



DEVELOPMENT TOOLS

6WDQGDUG SURJUDPPLQJ WRROV

- //90 FRPSLOHU VXLWH
- *18 GHEXJJHU
- 0DNH IRU EXLOGLQJ

%HVSРНН WRROV LQFOXGH

- 0DSSHU WR OLQN FRGH DQG HOLPLQDWH XQXVHG FRGH
- *OREDO RSWLPLVHU
- 3URJUDPPHU IRU)ODVK 273 DQG YROXPH SURJUDPPLQJ
- \$, 7RROV t D FRPSUHKHQVLYH WRRO WR PDS DQ \$, PRGHO IURP 7HQVRU)ORZ / VRIWZDUH FRPSRQHQW IRU LQWHJUDWLRQ LQWR [FRUH DL

XCORE.AI PACKAGE OPTIONS

[FRUH DL LV DYDLODEOHLQ D UDAQH RI SDFNDJH RSWLRQV WKDW RSV

PART	PACKAGE	FREQUENCY	TEMPERATURE	I/O VOLTAGE	GPIO	USB	MIPI	EXTERNAL MEMORY	
;8 4) \$ & ,	SLQ 4)1 [PP	0+]	&RPPHUF LDO Industrial	Y		Yes	No	No	
;8 4) % & ,	SLQ 4)1 [PP			Y					
;8)% & ,	SLQ)%*\$ [PP			Y Y			Single / dual lane	/3''5	
;8 74 & ,	SLQ 74)3 [PP				Y Y			No	
;8 4) \$ & ,	SLQ 4)1 [PP	0+]			Y			No	No
;8 4) % & ,	SLQ 4)1 [PP			Y					
;8)% & ,	SLQ)%*\$ [PP			Y Y			Single / dual lane	/3''5	

